

Board unten rechts

	MainPCB	socket	pin	areareadout	AnaB Numb	AnaB connector	ret	fpga	Sample Trigger	
1		U1_110	58	24	A0	P1l 03	12	0	3	U2_110
2		U49	62	25	B0	P4l 03				pin 92
3			66	26	A1	P1l 07	13	1		ST5
4			70	27	B1	P4l 07				P1 16
5			74	28	A2	P1l 09	14	4		P4 16
6			78	29	B2	P4l 09				
7			82	30	A3	P1l 13	15	5		
8			86	31	B3	P4l 13				
9			90	32	A4	P1r 12	16	3	4	U1_110
10			94	33	B4	P4r 12				pin 30
11			98	34	A5	P1r 10	17	9		ST2
12			102	35	B5	P4r 10				P1 15
13			106	36	A6	P1r 06	18	18		P4 15
14			110	37	B6	P4r 06				
15			114	38	A7	P1r 04	19	10		
16			118	39	B7	P4r 04				
17			89	40	A8	P2l 03	20	8	5	U2_110
18			93	41	B8	P5l 03				pin 96
19			97	42	A9	P2l 07	21	16		ST4
20			101	43	B9	P5l 07				P2 16
21			105	44	A10	P2l 09	22	15		P5 16
22			109	45	B10	P5l 09				
23			113	46	A11	P2l 13	23	17		
24			117	47	B11	P5l 13				

25		U2_110	31	48	A12	P2r 12	24	26	6	U1_110
26		U50	27	49	B12	P5r 12				pin 26
27			23	50	A13	P2r 10	25	24		ST1
28			19	51	B13	P5r 10				P2 15
29			15	52	A14	P2r 06	26	25		P5 15
30			11	53	B14	P5r 06				
31			7	54	A15	P2r 04	27	33		
32			3	55	B15	P5r 04				
33			64	56	A16	P3l 03	28	27	7	U2_110
34			60	57	B16	P6l 03				pin 100
35			56	58	A17	P3l 07	29	34		ST3
36			52	59	B17	P6l 07				P3 16
37			48	60	A18	P3l 09	30	35		P6 16
38			44	61	B18	P6l 09				
39			40	62	A19	P3l 13	31	40		
40			36	63	B19	P6l 13				
41			32	64	A20	P3r 12	32	41	8	U1_110
42			28	65	B20	P6r 12				pin 22
43			24	66	A21	P3r 10	33	45		ST0
44			20	67	B21	P6r 10				P3 15
45			16	68	A22	P3r 06	34	46		P6 15
46			12	69	B22	P6r 06				
47			8	70	A23	P3r 04	35	47		
48			4	71	B23	P6r 04				